

Architecture et Système 1 L2-TP3

J. Boukhobza

1. Tester le composant SRAM8K (une mémoire de 8K, c'est à dire 13bits d'adresse / largeur de données : 8bits) se trouvant dans la librairie.
2. Implémenter un circuit autour de la mémoire permettant de la tester en lecture ET en écriture (à l'aide, entre autre, de portes trois états ou multiplexeurs, ou autre...).
3. Tester votre circuit en vous aidant du composant « keypad » et « 7seg ».
4. Mettez dans les 10 premières cases mémoire les nombres : 1, 2, 3, 4, 5, 6, 7, 8, 9, A et tester le résultat.