

Architectures & Systèmes 1- L2- TP1

Nous allons au cours de ce TP manipuler un outil qui nous permettra de concevoir des circuits numériques : *Diglog*.

Copiez, tout d'abord, l'outil sur votre répertoire de travail, puis lancez l'exécutable *Log*.

Exercice 1

1. Concevez un additionneur 1 bit.
2. Concevez un soustracteur 1 bit.
3. Concevez un additionneur/soustracteur/incrémenteur 1 bit. L'addition ou la soustraction sera sélectionnée grâce à des bits de contrôle *ctrl0* et *ctrl1* :

Opération	Ctrl0	Ctrl1
Addition	0	0
Soustraction	0	1
Incrémentation	1	0
Inutilisé	1	1

4. Etendez votre circuit sur 4 bits (retenue propagée).